



Informes Sobre o Concurso da Área de Engenharia Elétrica – Circuitos Elétricos e Eletrônica Analógica –

Formação Exigida:

Graduação em Engenharia Elétrica com Doutorado em Engenharia Elétrica ou

Graduação em Engenharia Eletrônica com Doutorado em Engenharia Elétrica

(UFPB Edital Nº 80, de 8 de agosto de 2017)

O Presidente da Comissão Examinadora do Concurso Público para o provimento de uma vaga do cargo de Professor de 3º grau, para o Departamento de Engenharia de Energias Renováveis, do Centro de Energias Alternativas e Renováveis da UFPB, no uso de suas atribuições e, em cumprimento às normas citadas no Edital UFPB Nº 80, de 08 de agosto de 2017, publicado no DOU Nº 155, 76-78, de 14 de agosto de 2017, que trata da realização deste concurso, regido pela Resolução CONSEPE/UFPB nº 74/2013, torna de conhecimento dos inscritos as seguintes informações:

1) Sobre as Etapas e Procedimentos para a Realização do Concurso.

O presente concurso é regido pela Resolução CONSEPE/UFPB nº 74/2013, que estabelece que:

1.1) O concurso será realizado em quatro etapas: A primeira corresponde a uma prova escrita com peso 3,0 (três); a segunda etapa corresponde a uma prova didática com peso 3,0 (três); a terceira etapa corresponde a uma prova de plano de trabalho com peso 2,0 (dois) e a quarta etapa corresponde a um exame de títulos com peso 2,0 (dois)

1.2 As provas escrita, didática e plano de trabalho são eliminatórias, disciplinando as fases do Concurso, segundo a forma abaixo:

I) Só participarão da prova escrita os candidatos cujas inscrições foram homologadas na forma do art. 11 da Resolução nº 74/2013 do CONSEPE/UFPB;

II) Só participarão da prova didática os candidatos que obtiverem pelo menos 70 (setenta) pontos na prova escrita;

III) Só participarão da prova de plano de trabalho os candidatos que obtiverem pelo menos 70 (setenta) pontos na prova didática;

IV) Só participarão do exame de títulos os candidatos que obtiverem pelo menos 70 (setenta) pontos no plano de trabalho



2) Calendário do Concurso – Eletrônica Aplicada

Descrição	Dia	Horário	Local
- Sorteio do(s) tema(s) da Prova Escrita; - Sorteio do(s) tema(s) da Prova Didática; - Sorteio da Ordem dos candidatos para a realização da Prova Didática; - Realização da Prova Escrita (4 horas).	23/10/2017	08:00 h	Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Divulgação do Resultado da Prova Escrita.	23/10/2017	A partir das 17:00 h	Mural do Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Entrega do Plano de Aula (três vias); - Entrega do Plano de Trabalho (três vias); - Realização da Prova Didática.	24/10/2017	08:00 h	Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Divulgação do Resultado da Prova Didática	24/10/2017	A partir das 17:00 h	Mural do Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Sorteio da Ordem de apresentação dos candidatos habilitados para a Prova de Plano de Trabalho - Realização da Prova de Plano de Trabalho	25/10/2017	08:00 h	Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Divulgação do Resultado da Prova de Plano de Trabalho.	26/10/2017	15:00 h	Mural do Auditório do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Exame de Títulos (sem a presença de candidatos)	26/10/2017	15:00 h	Sala de Reuniões do Laboratório de Energia Solar da UFPB, localizado no Campus I.
- Resultado do concurso	26/10/2017	18:00	Secretaria do Centro de Energias Alternativas e Renováveis – CEAR



3) Comissão Examinadora

Titulares:

- João Marcelo Dias Ferreira – DEER/UFPB
Fabrício Bradaschia – DEE/UFPE
Gustavo Medeiros de Souza Azevedo – DEE/UFPE

Suplentes:

- Kleber Carneiro de Oliveira – DEER/UFPB
Marcelo Cabral Cavalcanti – DEE/UFPE
Francisco de Assis dos Santos Neves – DEE/UFPE

4) Programa do Concurso – Temas (Prova Escrita e Didática)

1. Métodos de análise de circuitos e teoremas de rede
2. Circuitos RC e RL
3. Circuitos de segunda ordem
4. Excitação senoidal e fasores
5. Análise em Regime permanente CA
6. Materiais e dispositivos semicondutores
7. Diodos
8. Transistor bipolar de junção (BJT) e transistor de efeito de campo (FET)
9. Amplificadores utilizando transistores
10. Amplificadores operacionais

5) Bibliografia Básica

1. David E. Johnson, John L. Hilburn, Johnny R. Johnson, Fundamentos de análise de circuitos elétricos, 4. ed., LTC, Rio de Janeiro-RJ, 1994.
2. -Boylestad, Robert L. – Introdução à Análise de Circuitos – Prentice Hall/Pearson, 10ª. Ed, 2004
3. -Nilsson, James W, Susan A. Riedel – Circuitos Elétricos – Prentice Hall/Pearson, 8ª. Ed, 2008
4. -EDMINISTER, J. e NAHVI, M. Circuitos Elétricos. Artmed –Bookman, 2005.
5. -IRWIN, D. J. Análise Básica de Circuitos em Engenharia. LTC, 2013
6. -A. Sedra, e K. Smith. “Microeletrônica”. Pearson Prentice Hall. 5ª edição. 2007.
7. -R. L. Boylestad e L. Nashelsky. “Dispositivos Eletrônicos e Teoria de Circuitos”. Pearson Prentice Hall. 11ª edição. 2013.
8. -A. P. Malvino e D. J. Bates. “Eletrônica”. Volume I e II. McGraw Hill - Artmed. 7ª edição. 2008.
9. -T. F. Bogart Jr. “Dispositivos e Circuitos Eletrônicos”. Volume I e II. 3ª edição. Pearson Makron Books. 2001.
10. -J. Millman e C. Halkias. “Eletrônica – Dispositivos e Circuitos”. 2ª edição. McGraw Hill. 1981.

João Pessoa, 05/06/2017

Prof. João Marcelo Dias Ferreira